

TREFFEN DES INDUSTRIEARBEITSKREIS MITTELSPANNUNGS-LEISTUNGSELEKTRONIK

17. September 2018 8:30 Uhr – 17:00 Uhr

Veranstaltungsort

Fraunhofer-Forum Berlin
Anna-Louisa-Karsch-Straße 2
10178 Berlin

Teilnahmegebühr

250 Euro inkl. Verpflegung
und Tagungsunterlagen

Anmeldung und weitere Infos

www.ms-leistungselektronik.de

Fraunhofer-Institut für Solare Energiesysteme ISE

Heidenhofstraße 2
79110 Freiburg
www.ise.fraunhofer.de

Kontakt

Dirk Kranzer
Telefon +49 761 4588-5546
dirk.kranzer@ise.fraunhofer.de

Prof. Dr. Bruno Burger
Telefon +49 761 4588-5237
bruno.burger@ise.fraunhofer.de

Die Energieversorgung und die Leistungselektronik sind im Umbruch und viel hat sich seit dem letzten Treffen des Arbeitskreises 2017 getan. Die Schwerpunkte liegen auch bei dem diesjährigen Treffen des Industriearbeitskreises Mittelspannungs-Leistungselektronik bei den Bauelementen, der Leistungselektronik und der Systemtechnik für unterschiedliche Mittelspannungsanwendungen. Es haben sich beim vorherigen Treffen viele Fragen ergeben und hieraus ein klarer Handlungsbedarf, diese zu bearbeiten und zu konkretisieren. Um die Fragen über die Breite des gesamten Spektrums gezielt zu bündeln und für mehr Klarheit sorgen zu können, wurde im Zuge eines Forschungsprojektes durch acht renommierte Lehrstühle und Institute eine Technologiestudie zur Mittelspannungs-Leistungselektronik erstellt. Die Ergebnisse der Technologiestudie werden im Rahmen der Veranstaltung veröffentlicht.

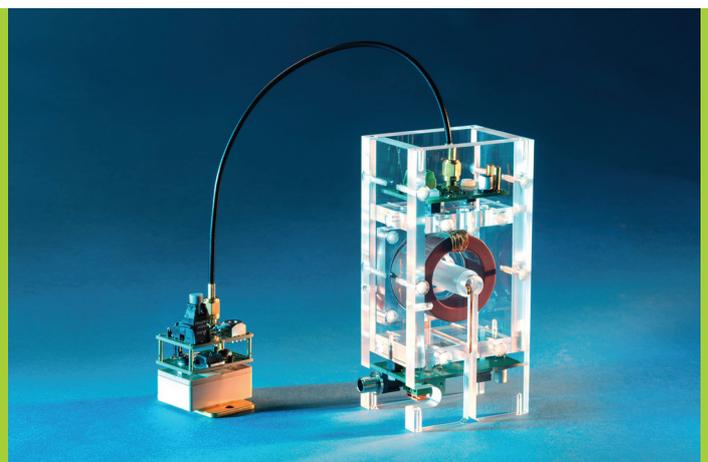
Die Studie deckt von den induktiven Bauelementen zusammen mit den Halbleiterbauelementen aus Silizium und Siliziumkarbid über die Aufbau- und Verbindungstechnik hin zu leistungselektronischen Anwendungen in Erzeugung, Verteilung und Industrie die wichtigsten Fragestellungen ab. Hierbei werden auch besonders im Bezug zu Siliziumkarbid die Isolationstechnik und die Anforderungen der EMV behandelt.

Die Organisation dieser Veranstaltung wird gefördert durch:



Bundesministerium
für Wirtschaft
und Energie

Die Veranstaltung findet in deutscher Sprache statt und richtet sich an Entscheidungsträger aus Industrie und Forschung mit Leistungselektronikentwicklung in Energie-, Bahn-, Industrie- und Medizintechnik sowie aus den Themengebieten der aktiven und passiven Komponenten für die Mittelspannung. Es werden Vertreter der Projektträger zugegen sein.



Montag, 17. September 2018

08:30 Uhr Registrierung

09:00 Uhr

Begrüßung und Einführung

Prof. Bruno Burger, Fraunhofer ISE

09:15 Uhr Eingeladener Eröffnungsvortrag

Dr. Peter Steimer

Corporate Research Fellow, ABB Ltd, Zürich

Halbleiter

09:45 Uhr SiC-Halbleiterentwicklung ab 3,3 kV und weit darüber hinaus

Prof. Nando Kaminski, Universität Bremen

10:15 Uhr Entwicklungspotentiale bei hochsperrenden Siliziumbauelementen

Prof. Josef Lutz, TU Chemnitz

10:45 Uhr Kaffeepause

Leistungselektronik

11:15 Uhr MS-Leistungselektronik für Windkraftanlagen und Netzanbindung

Prof. Hans-Günter Eckel, Uni Rostock

11:45 Uhr Mittelspannungs-Leistungselektronik in Verteil- und Industrienetzen

Prof. Marc Hiller, KIT Karlsruhe

12:15 Uhr Leistungselektronik mit HV-SiC Bauelementen

Dirk Kranzer, Fraunhofer ISE

12.45 Uhr Mittagessen

EMV und passive Bauelemente

13:45 Uhr Herausforderungen der EMV für Mittelspannungs-Umrichter

Prof. Andreas Lindemann, Universität Magdeburg

14:15 Uhr Induktive Bauelemente für zukünftige Mittelspannungs-Umrichter

Prof. Alexander Stadler, Hochschule Coburg

14:45 Uhr Technische Grenzen und Entwicklungschancen von Isolierstoffen für die zukünftige MS-Leistungselektronik

Prof. Stefan Tenbohlen, Uni Stuttgart

15:15 Uhr Kaffeepause

15:45 Uhr Förderstrategien des Bundes und aktuelle Ausschreibungen

Dr. Mathias Hoffmann, Projektträger Jülich

Résumé der Technologiestudie

16:00 Uhr Zusammenfassung und Diskussion

17:00 Uhr Voraussichtliches Ende

